

## Önálló labor és diplomaterv beszámoló

**Időpont:** 2018. május 16. SZERDA

**Helyszín:** DSP Labor IE 317.

**Elnök:** Orosz György

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Gera Nándor	BSc Önálló labor	Akusztikus lokalizáció sztereo mikrofonnal	Orosz György
8:45 - 9:00	Ossik László	BSc Önálló labor	Akusztikus jelek automatikus osztályozása	Orosz György
9:00 - 9:15	Wagner Péter	BSc Önálló labor	Kapcsolóüzemű tápegységek zajának elemzése és szűrése	Orosz György
9:15 - 9:30	Szerencsi László	BSc Önálló labor	USB alapú hangkártya tervezése	Orosz György
9:30 - 9:45	SZÜNET			
9:45 - 10:00	Gungl Szilárd	MSc Diplomatervezés 1	Elektromos kormány szervó motorok rezgésanalízise	Orosz György
10:00 - 10:15	Kovács-Nagy Máté	MSc Diplomatervezés 1	Autonóm járműirányítás támogatása sávfelismerő algoritmusok robusztus fúziójával	Orosz György
10:15 - 10:30	Forrai Zoltán László	MSc Diplomatervezés 1	Irányított hangforrás megvalósítása hangszórótömb felhasználásával	Bank Balázs
10:30 - 10:45	Szegszárdy Máté	BSc Önálló labor	Klarinét hangjának fizikai alapú szintézise	Bank Balázs
10:45 - 11:00	Konyári András	MSc Önálló labor 1	Hammond orgona fizikai modellezése	Bank Balázs

**Időpont:** 2018. május 18. PÉNTEK

**Helyszín:** DSP Labor IE 317.

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Róth Ádám	MSc Diplomatervezés 1	Autóipari vezérlők memóriasérülésének felderítése és vizualizációja	Sujbert László
8:45 - 9:00	Smikál Csanád	MSc Diplomatervezés 1	AUTOSAR szoftverkomponens-fejlesztés szöveges DSL-ek segítségével	Sujbert László
9:00 - 9:15	Dudás Dávid Bence	MSc Önálló labor 2	Elektromos kormányrendszerek vezérlőegységének továbbfejlesztése	Sujbert László
9:15 - 9:30	Palkó András	MSc Önálló labor 1	Adatvesztési modellek frekvenciatartománybeli vizsgálata	Sujbert László
9:30 - 9:45	Járó Áron	MSc Önálló labor 1	Diszkrét hangrögzítő tervezése	Sujbert László
9:45 - 10:00	Bezzeg Dávid	BSc Önálló labor	A pulzushullám terjedési idő vizsgálatára alkalmas eszköz fejlesztése	Nagy Péter
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Kosdi Dávid	MSc Diplomatervezés 1	Okosóra fejlesztése mikrokontroller segítségével	Pálfi Vilmos
10:30 - 10:45	Plesznik Péter	MSc Önálló labor 2	Ethernet alapú kommunikáció megvalósítása DSP-n	Pálfi Vilmos
10:45 - 11:00	Nagy Soma	MSc Önálló labor 1	Információfeldolgozás USRP platformon	Krébesz Tamás
11:00 - 11:15	Tóth Károly	BSc Önálló labor	Komplex burkolóra alapozott információfeldolgozás SDR platformon	Krébesz Tamás
11:15 - 11:30	Borbély Zsombor	MSc Diplomatervezés 1		

**Időpont:** 2018. május 18. PÉNTEK

**Helyszín:** IE 225.

**Elnök:** Jobbágy Ákos

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Tóth Tibor	MSc Diplomatervezés 1	Funkcionális tesztelő egység fejlesztése	Scherer Balázs
8:45 - 9:00	Trádlér Máté	MSc Diplomatervezés 1	STM32 mikrokontrolleres modul, gyors prototípus készítéshez szolgáló eszközhöz	Scherer Balázs
9:00 - 9:15	Szakos Éva	MSc Önálló labor 1	A légzés hatásának kompenzálása indirekt vérnyomásmérés során	Jobbágy Ákos
9:15 - 9:30	Kardos Bálint	MSc Önálló labor 2	Holter típusú EKG vizsgálat során alkalmazott jelfeldolgozás elemzése	Jobbágy Ákos
9:30 - 9:45	Nárai Ádám	MSc Diplomatervezés 1	Az aktív látás neurális mechanizmusainak vizsgálata szemkövetés és agyi képalkotó modalitások fúziójával	Jobbágy Ákos
9:45 - 10:00	Kovács Adrienn	MSc Diplomatervezés 1	Funkcionális agyi hálózatok vizsgálata gépi tanulás és gráfelméleti módszerek alkalmazásával	Jobbágy Ákos
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Ágoston Dávid	MSc Diplomatervezés 1	Levegő- és vérdetektor működését és hibáit emuláló, szoftvert tesztelő eszköz fejlesztése vesedialízis géphez	Naszály Gábor
10:30 - 10:45	Liptai András	MSc Diplomatervezés 1	Okos szoba kialakítása LED-es hangulat világítással és belépés figyeléssel	Naszály Gábor
10:45 - 11:00	Sebők Bence	BSc Önálló labor	Kültéri időjárás állomás beltéri monitorozó egységgel	Naszály Gábor
11:00 - 11:15	Sági András	MSc Önálló labor 1	Okos otthon rendszer	Naszály Gábor

**Időpont:** 2018. május 22. KEDD

**Helyszín:** IE 225.

**Elnök:** Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Tóth András	MSc Önálló labor 2	Moduláris energiasziget - Általános DC kimenet	Dülk Ivor
8:45 - 9:00	Csőke Lóránt Tibor	MSc Önálló labor 1	3D mintatartó aktuátor fejlesztése LIBS spektrográfhhoz	Dülk Ivor
9:00 - 9:15	Szigeti Bence	MSc Önálló labor 1	Moduláris energiasziget - Napelemes töltő	Dülk Ivor
9:15 - 9:30	Hüttl Frigyes István	BSc Önálló labor	Moduláris energiasziget - Hálózati töltő	Dülk Ivor
9:30 - 9:45	Szécsi Péter	MSc Diplomatervezés 1	CI/CD rendszer kialakítása Buildroot-os környezet köré	Kovácsházy Tamás
9:45 - 10:00	Szekér Domokos	MSc Diplomatervezés 1	Matlab és TI Connected Launchpad illesztése	Kovácsházy Tamás
10:00 - 10:15	Kanál Attila Károly	MSc Önálló labor 1	Környezeti monitorozó rendszer géptermeke	Kovácsházy Tamás
10:15 - 10:30	SZÜNET			
10:30 - 10:45	Várallyay Sámuel	MSc Önálló labor 1	Vezeték nélküli óraszinkronizációs megoldás tesztelése és teljesítményének a javítása	Kovácsházy Tamás
10:45 - 11:00	Csonka Tamás	MSc Önálló labor 1	Járműipari sávkövető rendszer algoritmusainak vizsgálata (evopro)	Kovácsházy Tamás
11:00 - 11:15	Hollós Ádám	BSc Önálló labor	GPS illesztő kártya TI Connected Launchpad kártyához	Kovácsházy Tamás
11:15 - 11:30	Zsófia Seres	BSc Önálló labor	RGB LED sor illesztése	Kovácsházy Tamás
11:30 - 11:45	Teke Benjamin	MSc Diplomatervezés 1	Commsignia?	Kovácsházy Tamás

**Időpont:** 2018. május 22. KEDD

**Helyszín:** IE 225.

**Elnök:** Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
13:15 - 13:30	Hornják Máté Dániel	BSc Önálló labor	LoRa fejlesztőkártya tervezése	Tóth Csaba
13:30 - 13:45	Szappanos Miklós	MSc Önálló labor 1	Vezeték nélküli energiagyűjtő vibrációs analízátor fejlesztése	Tóth Csaba
13:45 - 14:00	Hiz Dániel	BSc Önálló labor	GPS illesztő kártya Beaglebone kártyához	Kovácsházy Tamás
14:00 - 14:15	Tusori Tibor	MSc Diplomatervezés 1	Feladatok időalapú elosztott ütemezése beágyazott Linux környezetben	Kovácsházy Tamás
14:15 - 14:30	Kalocsai Kristóf	MSc Diplomatervezés 1	Mobilis robot platform fejlesztés	Kovácsházy Tamás
14:30 - 14:45	Boroznaki Dániel	MSc Önálló labor 1	HIL szimuláció lehetőségeinek vizsgálata NI platformon (proDSP)	Kovácsházy Tamás
14:45 - 15:00	Mikešy János	MSc Diplomatervezés 1	Mini robotautó saját pozíció meghatározással	Benesóczky Zoltán
15:00 - 15:15	Kiss Gergely	MSc Önálló labor 1	Robotkar továbbfejlesztése	Benesóczky Zoltán
15:15 - 15:30	Csipor János	MSc Önálló labor 1	EEG headset	Benesóczky Zoltán

**Időpont:** 2018. május 22. KEDD

**Helyszín:** FPGA Labor IE 321.

**Elnök:** N/A

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Kelemen Márton István	BSc Önálló labor	AES kriptográfiai algoritmus megvalósítása FPGA-val	Fehér Béla
8:45 - 9:00	Pető Ágoston	BSc Önálló labor	CNN hálózat hardver megvalósítása FPGA-n	Fehér Béla
9:00 - 9:15	Kiss Tamás	BSc Önálló labor	Bináris CNN implementáció FPGA-val	Fehér Béla
9:15 - 9:30	Bán Balázs József	BSc Önálló labor	SHA-3 titkosítási algoritmus megvalósítása FPGA hardveren	Fehér Béla
9:00 - 9:15	Thuróczy Bertalan	BSc Önálló labor	Pulzoximéter	Raikovich Tamás
9:15 - 9:30	Gulyás Tamás	BSc Önálló labor	Szintér konverzió	Szántó Péter
9:30 - 9:45	Bauer Péter	MSc Önálló labor 1	Ping-pong labda helyzetének detektálása	Wacha Gábor
9:45 - 10:00	Szabó Zsolt	MSc Önálló labor 1	ProDSP: GigE Vision	Szántó Péter
10:00 - 10:15	Hadnagy Ákos	MSc Önálló labor 1	Konvolúciós neurális hálózatok nagy teljesítményű FPGA-s megvalósítása	Fehér Béla
10:15 - 10:30	Murányi Péter	MSc Önálló labor 2	Pynq eszköz vizsgálata akusztikus mérési környezetben	Fehér Béla
10:30 - 10:45	SZÜNET			
10:45 - 11:00	Mucsi Márton	MSc Diplomatervezés 1	Pipeline képfeldolgozás parciálisan újrakonfigurálható FPGA-val	Raikovich Tamás
11:00 - 11:15	Venczel Dániel	MSc Diplomatervezés 1	FPGA alapú PCI Express kártya fejlesztése valósidejű hangfeldolgozáshoz	Raikovich Tamás
11:15 - 11:30	Cseh Péter	MSc Diplomatervezés 1	MIPI CSI-2 kamera interfész megvalósítása FPGA-val	Szántó Péter
11:30 - 11:45	Német Zsolt	MSc Diplomatervezés 1	3D audió feldolgozó egység megvalósítása FPGA-val	Szántó Péter
11:45 - 12:00	Gulyás Róbert	MSc Diplomatervezés 1	Nukleáris mérési jelek feldolgozása FPGA-val	Szántó Péter
12:00 - 12:15	Nagy Tímea	MSc Diplomatervezés 1	Tartalom titkosítási eljárás FPGA megvalósíthatóságának vizsgálata	Szántó Péter
12:15 - 13:00	Dobszay Bálint	MSc Diplomatervezés 1	Fotopletizmográfias jelfeldolgozás	F.B./Lazányi János
13:00 - 13:15	Kálec Márton Boldizsár	MSc Diplomatervezés 1	FPGA alapú gyors prototípus környezet fejlesztése	F.B./Bosznai István
13:15 - 13:30	Strinni Bence	MSc Diplomatervezés 1	Nagy sebességű FPGA alapú hálózati kártya tervezése	F.B./Bata Gábor